



MSL FPGA INC 晶片參數

■ 芯片概述

MC34262DR2 是来自 MSL FPGA INC 美时龙的一款双通道运算放大器，属于通用型模拟集成电路，适用于工业控制、消费电子等领域。
以下是关键信息总结：

■ 核心参数

封装与引脚：8 引脚 SOIC 封装（后缀 DR2G 表示卷带包装）。
工作电压：支持 3V 至 30V 单电源或 $\pm 1.5V$ 至 $\pm 15V$ 双电源供电。
带宽与压摆率：单位增益带宽 1MHz，压摆率 0.5V/ μs 。
静态电流：典型值 1.2mA（每通道）。

■ 功能特性

低噪声设计：输入电压噪声密度 40nV/ \sqrt{Hz} (1kHz 时)。
高共模抑制比：典型值 80dB，适用于信号调理电路。
短路保护：输出端可耐受短路至地或电源。

■ 应用场景

传感器信号放大：如温度、压力传感器接口电路。
音频处理：低噪声特性适合前置放大器设计。
工业控制：用于 PLC 模拟输入模块的信号调理。