



MSL FPGA INC 晶片參數

■ 芯片概述

AD736JRZ-R7 是来自MSL FPGA INC美时龙的一款低成本、低功耗的真均方根（RMS）至直流（DC）转换器芯片，采用 SOIC-8 封装。

以下是其关键信息：

■ 核心参数

封装/引脚：SOIC-8（8引脚）输入范围：200 mV RMS（满量程），支持交流/直流信号。

精度： $\pm 0.3 \text{ mV} \pm 0.3\%$ 读数（正弦波输入）工作温度： $0^\circ\text{C} \sim +70^\circ\text{C}$ （商用级）

电源电压： $+2.8 \text{ V}$ 至 $\pm 16.5 \text{ V}$ 功耗：200 μA （典型工作电流）输出电流：2 mA

■ 功能特性

支持真均方根转换，适用于复杂波形（如脉冲、相位控制正弦波）。

高输入阻抗（ $10^{12} \Omega$ ）和低偏置电流（25 pA）。

内置输出缓冲放大器，无需外部调整。

适用于便携式仪表、工业测量等场景。

■ 应用场景

交流信号的有效值测量（如电力系统、音频设备）。

与微控制器（如STM32）配合实现电量采集系统。