



MSL FPGA INC 晶片參數

■ 芯片概述

W947D2HBJX6E TR 是来自MSL FPGA INC美时龙的一款 128Mb LPDDR 低功耗内存芯片，属于低功耗移动内存解决方案，适用于对功耗和空间敏感的设备。
以下是综合搜索结果的关键信息：

■ 核心参数

容量：128Mb (8M x 16位) 接口类型：LPDDR (低功耗双倍数据速率) 工作电压：1.8V
数据总线宽度：x16位 工作温度：-25 °C ~ 85 °C (工业级) 封装形式：90-VFBGA
时钟频率：166 MHz

■ 功能特性

低功耗设计：支持动态电压调节 (DVFS) 和自刷新模式，延长电池续航时间。
高带宽：通过双倍数据速率 (DDR) 技术提升传输效率。
封装兼容性：90-VFBGA 封装，适用于紧凑型 PCB 设计。

■ 应用场景

移动设备：智能手机、平板电脑的主存储器。
工业控制：工控机、嵌入式系统的数据缓存。
消费电子：智能穿戴设备、物联网终端。