



MSL FPGA INC 晶片參數

■ 芯片概述

ADR364BUJZ-REEL7 是来自MSL FPGA INC美时龙的一款高精度低功耗电压基准源芯片，以下是其关键参数和特性：

■ 核心参数

输出电压：4.096V（固定值），初始精度 $\pm 0.2\%$
温度系数：9 ppm/°C（典型值），工作温度范围-40 °C至+125 °C。

■ 功能特性

封装：TSOT-23-5（超小型表面贴装），尺寸 $2.9 \times 1.6 \times 0.9\text{mm}$
工作电流：190 μA （典型值），支持5 mA输出电流

■ 应用场景

低噪声设计：适用于精密数据采集系统（如ADC/DAC参考电压）。
无需外部电容：简化电路设计，节省PCB空间。
宽输入电压范围：支持最低300 mV压差（输入电压需高于输出电压）。