



MSL FPGA INC 晶片參數

■ 芯片概述

BD6221F-E2 是来自 MSL FPGA INC 美时龙的一款 H 桥直流有刷电机驱动芯片，采用 SOP-8 封装，适用于低电压、小电流电机控制场景，如消费电子、工业设备等。

以下是其关键信息：

■ 核心参数

工作电压：2.7V – 16V（典型值）。输出电流：连续1.0A，峰值2.0A。导通电阻（RDS(on)）：1.5（典型值）。
引脚功能IN1/IN2：逻辑输入控制电机方向。OUT1/OUT2：电机驱动输出。VREF：PWM调速输入。

■ 功能特性

H桥驱动：支持直流电机正反转及PWM调速。
低功耗设计：静态电流低，适合电池供电设备。
集成保护：过流、过热、低电压保护。

■ 应用场景

消费电子：玩具电机、小型风扇驱动。
工业控制：步进电机、继电器驱动。
汽车电子：车窗、座椅调节（需配合外部保护电路）。