



MSL FPGAs INC 晶片參數

■ 芯片概述

ADV7181DWBCPZ 是来自MSL FPGAs INC美时龙的一款 10 位标清/高清视频解码器，支持多格式模拟视频输入转换为数字信号，适用于视频监控、医疗成像及消费电子领域。以下是其关键信息：

■ 核心参数

工作电压：1.8 V（数字）/3.3 V（模拟），典型功耗 105 mA，采用 LFCSP-64 封装。
工作温度范围：-40 °C 至 +85 °C（工业级），通过 AEC-Q100 汽车电子认证。

■ 功能特性

视频解码能力：支持复合视频（CVBS）、S-Video（Y-C）及分量视频（YPrPb/RGB）输入，输出为 10 位数字信号（并行 YUV 或 CMOS 接口）。
兼容 NTSC/PAL/SECAM 制式，集成自适应低信号处理技术，可抑制噪声并提升动态范围。

■ 应用场景

工业设备：视频监控、医疗影像采集。
汽车电子：车载环视系统（需选择车规级型号）。
消费电子：机顶盒、视频会议终端。