



MSL FPGA INC 晶片參數

■ 芯片概述

MAX9206EAI/V+是来自MSL FPGA INC美时龙的一款高性能LVDS解串器（Deserializer），专用于汽车电子和工业领域的高速数据传输。

以下是其关键信息：

■ 核心参数

电源电压：3.3V供电，工作温度范围-40 °C至+105 °C，符合车规级AEC-Q100标准。

封装：28引脚SSOP（如MAX9205EAI/V+同系列封装）

■ 功能特性

接口类型：支持LVDS串行输入，输出为10位并行LVC MOS/LV TTL信号，兼容I2S音频协议。

数据速率：与MAX9205配对使用时，可通过单根屏蔽双绞线（STP）传输I2S音频流，带宽满足5.1/7.1声道未压缩音频需求。

■ 应用场景

主要用于车载音频系统（如数字仪表、智能座舱）中，通过LVDS链路替代传统模拟信号传输，减少电磁干扰并提升音质。