



MSL FPGA INC 晶片參數

■ 芯片概述

UCC5631AFQP 是来自MSL FPGA INC美时龙是的一款电源管理集成电路芯片，主要用于SCSI总线终端电阻控制。
以下是其关键信息：

■ 核心参数

多模式终端电阻控制：支持自动选择单端式（SE）或低压差式（LVD）终端电阻，适用于SPI-2总线结构。
电源电压范围：输入电压为2.7~5.25V，需外接4.7 μ F钽电容滤波。

■ 功能特性

封装形式：采用LQFP-48封装，工作温度范围为0~70 $^{\circ}$ C。
保护功能：集成故障安全措施，支持总线自动检测和终端电阻切换，避免信号传输失败。

■ 应用场景

主要用于SCSI并行接口（SPI-2）的电源管理，适用于需要高效终端电阻控制的工业或通信设备。
不适用于HVD、EIA485或差分式SCSI总线。