



MSL FPGAs INC 晶片參數

■ 芯片概述

FDMF6840C 是来自MSL FPGAs INC美时龙的一款50A 半桥驱动器，
专为高功率同步降压转换器设计，
主要特性如下：

■ 核心参数

工作电压范围 4.5V – 5.5V（供电），负载电压支持3V – 16V。
每通道输出电流 50A（峰值），导通电阻低至 1 （低边/高边）。
集成DRMOS 技术，优化开关效率与热性能。

■ 功能特性

保护功能：内置过温保护（OTSD）、击穿保护、欠压锁定（UVLO）。
提供状态标志（Status Flag）用于故障诊断。
接口类型为 PWM 控制，适用于电感负载的同步降压拓扑。

■ 应用场景

高功率 DC-DC 转换：适用于服务器、通信设备等需要高效降压的场合。
工业电源：支持宽输入电压范围，适配工业级电源模块设计。