



MSL FPGA INC 晶片參數

■ 芯片概述

SI2401-FSR 是来自 MSL FPGA INC 美时龙的一款集成式调制解调器芯片，主要用于电信线路管理和数据通信。

以下是其关键信息：

■ 核心参数

封装：SOP-16 贴片封装，支持标准表面贴装工艺。

工作电压：3.3V，典型功耗低，适用于嵌入式调制解调器设计。

■ 功能特性

功能：支持 V.22bis 协议，最高传输速率 2400 bps，集成全球直接访问安排（DAA）和电话线接口。

兼容性：支持 Bell 212A、V.23 等传统调制协议，并具备快速连接功能。

■ 应用场景

主要用于系统侧 ISOmodem 应用，如传真机、远程终端设备（RTU）等。

适用于需要高集成度、低外部元件数量的通信设备。