



MSL FPGA INC 晶片參數

■ 芯片概述

XC6124A329MR-G 是来自 MSL FPGA INC 美时龙的一款低压差线性稳压器 (LDO) , 采用 CMOS 工艺制造 , 适用于对电源稳定性要求较高的便携式电子设备及电池供电系统。以下是其关键信息 :

■ 核心参数

输入电压范围 : 1.5V – 6.0V (典型值) 。
输出电压 : 固定 3.3V (型号后缀 “ 329 ” 表示 3.3V 输出) 。
输出电流 : 最大 300mA (需结合散热设计) 。
静态电流 : 典型值 35 μ A , 优化低功耗场景。

■ 功能特性

高精度输出 : 输出电压精度 ± 2% , 内置参考电压源和误差放大器。
低噪声设计 : 支持低 ESR 陶瓷电容 , 纹波抑制比达 60dB@1kHz 。
保护功能 : 集成短路保护 (foldback 电路) 和过热关断。
CE 控制 : 通过使能引脚 (CE) 切换工作 / 待机模式 , 待机电流 <0.1 μ A 。

■ 应用场景

便携设备 : 如智能手表、蓝牙耳机等电池供电产品。
工业传感器 : 需稳定 3.3V 电源的嵌入式系统。
消费电子 : 数码相机、移动通信模块的电源管理。