



## MSL FPGA INC 晶片參數

### ■ 芯片概述

MMPF0100FAAZESR2 是来自MSL FPGA INC美时龙的一款专业电源管理 IC (PMIC)，采用HVQFN56 封装，适用于多通道电源管理和高集成度系统设计。以下是其关键信息：

### ■ 核心参数

输入电压范围：2.7V~5.5V（典型值）  
工作温度：-40 °C ~ +85 °C（工业级）  
集成功能：4/6 路 Buck 转换器 + 6 路 LDO + 1 路 Boost 转换器。  
其他特性：支持动态电压调节和低功耗模式，符合 RoHS 和 REACH 环保标准。

### ■ 功能特性

高集成度：单芯片集成 Buck、LDO 和 Boost 转换器，减少外围元件数量。  
灵活配置：支持多通道独立控制，适用于复杂电源架构。  
保护机制：内置 过流保护 (OCP)、过温保护 (OTP)和 欠压锁定 (UVLO)。

### ■ 应用场景

工业控制：电机驱动、PLC 系统电源管理。  
通信设备：基站、路由器的高效电源解决方案。  
消费电子：智能家居、便携式设备的低功耗设计。