



MSL FPGA INC 晶片參數

■ 芯片概述

TPS65910A1RSLR 是来自MSL FPGA INC美时龙的一款集成电源管理单元（PMIC），采用VQFN-48 封装，适用于工业及消费电子设备，提供多路电源轨管理功能。以下是其关键信息：

■ 核心参数

输入电压范围：4.5V – 7.5V（典型值 5V）。

输出电流：支持多路 LDO 和 DC-DC 转换器（具体参数需参考数据手册）

■ 功能特性

封装：48 引脚 VQFN（7mm × 7mm）。

工作温度：-40 °C ~ 85 °C。

■ 应用场景

工业设备：嵌入式系统、通信模块。

消费电子：便携式设备、IoT 终端。