



MSL FPGA INC 晶片參數

■ 芯片概述

ADV7392BCPZ-3REEL 是来自 MSL FPGA INC 美时龙的一款 10 位高清视频编码器，支持多格式视频输入转换为模拟信号输出，适用于便携式设备、汽车娱乐及消费电子领域。

以下是其关键信息：

■ 核心参数

工作电压：1.8 V/3.3 V，典型功耗 81 mA，采用 LFCSP-40 封装，尺寸 6 mm × 6 mm。

工作温度范围：-40 °C 至 +85 °C，通过 AEC-Q100 汽车电子认证。

■ 功能特性

视频编码能力：集成 3 个 10 位视频 DAC，支持复合（CVBS）、S-Video（Y-C）及分量（YPrPb/RGB）输出，兼容 NTSC/PAL 制式及高清（HD）分辨率。

输入接口支持 16 位视频端口，可配置为 SD RGB 或高清格式（如 720p/1080i）。

■ 应用场景

便携设备：手机、数码相机、游戏机等需电视输出的设备。

汽车电子：车载信息娱乐系统（需选择车规级型号）。

消费电子：机顶盒、媒体播放器。