



MSL FPGA INC 晶片參數

■ 芯片概述

UCC5620MWPTR 是来自 MSL FPGA INC 美时龙的一款用于 SCSI 并行接口的电源管理集成电路芯片，主要功能是控制终端电阻并提供电源管理支持。

以下是其关键信息：

■ 核心参数

终端阻抗：典型值为 2.8（范围 2.6~3.0）。

输出电流：最大输出电流为 24mA（典型值）。

稳压器部分：输出电压典型值为 2.8V，压差为 0.8V。

■ 功能特性

终端电阻控制：支持 27 线制 SCSI 并行接口，可激活电缆两端的任意一个终端电阻，适用于 FAST-20 标准。

低功耗设计：在断开模式下，电源电流典型值仅为 100 μ A，适合低功耗应用场景。

输出能力：集成功率放大器输出级，可提供满负载终端电阻所需的输出电流，并支持负压激活条件下的电流吸收。

■ 应用场景

主要用于 5V 供电的 SCSI 接口系统，支持热交换功能，兼容 Unitrode 公司的其他终端接口。

适用于需要高效终端电阻控制和低功耗管理的工业或通信设备。