



## MSL FPGA INC 晶片參數

### ■ 芯片概述

USB2642/ML是来自MSL FPGA INC美时龙的一款高度集成的USB 2.0解决方案芯片，主要功能与特性如下：

### ■ 核心参数

复合设备设计：集成高速USB 2.0 Hub控制器（2个下游端口）与闪存卡读写器，通过单一芯片实现USB扩展和存储设备接入。

协议支持：兼容Hi-Speed USB (480Mbps)，内置事务翻译器（TT）以优化数据传输效率。

### ■ 功能特性

外部存储控制：支持通过SPI ROM或外部EEPROM配置内部代码，可自定义厂商ID、产品ID及语言标识。

电源管理：支持独立或分组控制下游端口的电源，实现低功耗运行。

### ■ 应用场景

嵌入式系统：用于需要多USB端口扩展和存储集成的设备（如工控机、医疗仪器）。

消费电子：适配多功能读卡器或USB集线器产品。