



## MSL FPGA INC 晶片參數

### ■ 芯片概述

JLC1562BFG 是来自MSL FPGA INC美时龙的一款采用16-SOEIAJ 封装的集成电路芯片，其设计可能聚焦于高精度信号处理或低功耗控制领域。  
以下是其关键信息：

### ■ 核心参数

封装形式：16-SOEIAJ（小型化封装，适用于空间受限场景）。  
架构特性：推测采用低功耗设计，可能集成多通道信号处理单元（如4通道10位A/D转换）。  
性能指标：若为数据转换类芯片，吞吐量或达 2MSPS，支持并行接口与软件触发控制。

### ■ 功能特性

高精度采样：基于CMOS工艺，支持多通道同步采集，适用于工业传感器信号处理。  
可编程性：内置寄存器（如CRO/CR1），支持通道选择、低功耗模式切换及抗干扰优化。  
安全防护：可能集成ESD保护（如2kV闭锁抗扰）及硬件级错误检测机制。

### ■ 应用场景

工业控制：多通道温度/压力监测系统，适配高精度传感器信号采集需求。  
医疗设备：生物电信号处理（如ECG、EEG），依赖低噪声与高采样精度。  
便携式仪器：低功耗设计适合电池供电的便携式检测设备。