



MSL FPGA INC 晶片參數

■ 芯片概述

DEV-09873 是来自 MSL FPGA INC 美时龙的一款高集成度可编程电源管理 IC (PMIC) , 主要面向高性能计算和嵌入式系统应用。

以下是关键信息整理 :

■ 核心参数

输入电压范围 : 支持 2.5V 至 5.5V 宽电压输入 , 兼容单节锂离子电池或稳压电源。

输出配置 : 提供多路可编程输出 , 支持动态相位调整 (1-4 相) , 单相最大输出电流可达 5A。

■ 功能特性

效率与性能 : 采用 R5 调制技术 , 轻载效率达 91% , 支持 4MHz 高频开关。

输出电流监测精度 $\pm 3\%$, 支持无电感 DCR 的过流保护。

■ 应用场景

适用于 GPU、FPGA、多核处理器等需要高效动态电源管理的场景。

典型应用包括工业控制、网络设备及高密度计算模块。