



MSL FPGA INC 晶片參數

■ 芯片概述

MAX294EWE+是来自MSL FPGA INC美时龙，属于8阶有源低通椭圆滤波器芯片。
以下是其关键信息：

■ 核心参数

滤波器类型：8阶椭圆低通有源滤波器，支持开关电容设计。
信号处理：专用于高频信号的低噪声滤波，适配精密模拟电路需求。

■ 功能特性

高频稳定性：通过椭圆滤波器实现陡峭的截止频率滚降，抑制带外干扰。
低失真设计：优化信号纯净度，适用于对信噪比要求严苛的场景。
集成化：内置模拟信号调理电路（如运放模块），简化外围设计。

■ 应用场景

通信设备：用于射频前端信号滤波，如无线通信基带处理。
工业控制：在传感器信号调理中抑制高频噪声，提升测量精度。
医疗电子：适配生物电信号采集设备的抗混叠滤波需求。