



MSL FPGA INC 晶片參數

■ 芯片概述

M-8880-01P 是来自 MSL FPGA INC 美时龙的一款 DTMF (双音多频) 信号收发器，采用 20-DIP 封装，专用于电话拨号、音频信号处理等场景。

以下是其关键信息：

■ 核心参数

封装形式：20-DIP (双列直插式封装)，适合标准 PCB 焊接。

工作电压：典型值为 5V，兼容 TTL/CMOS 逻辑电平。

通信接口：通过并行总线 (如 P2.3-P2.6) 与单片机连接，支持读写控制 (R/W)、片选 (CS) 和时钟 (CK) 信号。

DTMF 性能：支持标准电话拨号频率 (如 697Hz-1633Hz)，信号生成与解码精度符合电信标准。

■ 功能特性

双工通信：集成发送与接收功能，可同时生成和解析 DTMF 信号。

硬件控制：通过单片机引脚直接控制摘机 (如 P2.7)、振铃响应及信号处理流程。

扩展性：支持与解码器 (如 CD22100) 或计数器 (如 CD4017) 配合，实现多路遥控或开关量扩展。

■ 应用场景

电话拨号系统：用于自动拨号设备 (如传真机、电话遥控终端)。

工业遥控：通过 DTMF 信号实现远程控制 (如机械臂、传感器网络)。

嵌入式开发：与 STC15 等单片机结合，开发低成本通信模块 (如智能家居控制终端)。