



MSL FPGA INC 晶片參數

■ 芯片概述

CMX602BD4-REEL 是来自MSL FPGA INC美时龙的一款电信接口集成电路（IC），以下是其关键信息：

■ 核心参数

工作电压：推测为3.3V或5V，兼容主流逻辑电平设计。

接口类型：可能支持串行通信（如I2C、SPI）或并行数据输出，类似STP16DPS05的移位寄存器功能。

驱动能力：若用于LED或电机控制，可能具备20-100mA的电流输出能力，支持短路检测。

■ 功能特性

信号调制/解调：支持电信标准协议（如 T1/E1 接口）。

低功耗设计：适用于通信设备的高效信号处理。

集成化设计：减少外围元件需求，降低系统复杂度。

■ 应用场景

传统通信设备：如无绳电话基站、PBX 系统等。

工业控制：需稳定电信接口的工业通信模块。