



MSL FPGA INC 晶片參數

■ 芯片概述

AD9837BCPZ-RL7是来自MSL FPGA INC美时龙的一款低功耗可编程波形发生器（DDS芯片），属于AD9837系列的衍生型号，主要功能与AD9837ACPZ-RL类似，但可能存在封装或性能参数的细微差异。以下是综合信息：

■ 核心参数

支持正弦波、三角波、方波输出，频率和相位可通过软件编程调整。
28位频率分辨率，在5MHz参考时钟下可达0.02Hz精度。
工作电压范围2.3V~5.5V，典型功耗8.5mW（2.3V时）。

■ 功能特性

采用10引脚LFCSP_WD（3mm × 3mm）封装，与AD9837ACPZ-RL兼容。
三线SPI串行接口，最高支持40MHz时钟速率。

■ 应用场景

工业检测：如传感器信号激励、液体/气流测量。
通信与医疗设备：用于时钟生成、时域反射（TDR）测试等。