



MSL FPGA INC 晶片參數

■ 芯片概述

RP120Z001D-E2-F 是来自 MSL FPGA INC 美时龙的一款低压差稳压器 (LDO) , 以下是其关键信息 :

■ 核心参数

存储与接口 : 内置Flash存储器 , 支持非易失性数据存储。
提供SPI、UART、I2C等通信接口 , 支持外接传感器或执行器。
无线模块 : 集成低功耗Zigbee模块 (如ZM5168) , 工作电流低至 $1\text{ }\mu\text{A}$, 睡眠功耗仅 100nA 。
支持2.4GHz频段 , 符合IEEE 802.15.4标准 , 数据传输速率250kbps。

■ 功能特性

低功耗设计 : 典型LDO静态电流可低至 $1\text{ }\mu\text{A}$, 适合电池供电设备。
高精度输出 : 输出电压误差通常 $\pm 2\%$, 支持1.2V-5V可调范围 (需参考具体型号)。
保护功能 : 可能集成过流、过温保护 , 提升系统可靠性。

■ 应用场景

便携设备 : 如智能穿戴、物联网传感器等低功耗场景。
工业控制 : 为MCU、传感器提供稳定电源 , 抗干扰性强。