



MSL FPGA INC 晶片參數

■ 芯片概述

SP3244ECY-L/TR是来自MSL FPGA INC美时龙的RS-232接口集成电路，采用28引脚TSSOP封装。以下是关键信息总结：

■ 核心参数

工作电压：3.0V至5.5V宽电压范围。
数据速率：最高120 kbps。
ESD保护：15 kV静电放电保护能力。

■ 功能特性

封装类型：28-TSSOP（薄型小外形封装），符合表面贴装技术（SMT）标准。
引脚功能：支持RS-232通信，包含驱动器和接收器电路。
工业级：支持-40 ° C至+85 ° C宽温工作环境。

■ 应用场景

适用于工业控制、通信设备等需要高可靠性RS-232接口的领域。