



MSL FPGA INC 晶片參數

■ 芯片概述

ZL38002QDG1 是来自MSL FPGA INC美时龙的一款低电压声学回声消除器通信集成电路，主要应用于免提通信场景。以下是其关键参数和特性：

■ 核心参数

工作电压：3.3V。

功耗：20mA 工作电流，90mW 功率耗散。

温度范围：-40 °C 至 +85 °C。

通道数：2通道，支持双通道回声消除处理。

■ 功能特性

专为语音通信设计，可有效消除声学回声干扰符合RoHS环保标准，采用无铅工艺制造集成度高，适用于紧凑型通信设备。

■ 应用场景

电信设备：T1/E1线路接口卡、多路复用器、接入设备。

工业通信：工业以太网网关、协议转换器。

嵌入式系统：需要T1/E1接口的嵌入式通信模块。