



MSL FPGA INC 晶片參數

■ 芯片概述

ADAU1961WBCPZ-R7 是来自 MSL FPGA INC 美时龙的一款24位立体声音频编解码器（CODEC），集成低功耗音频DSP，支持高精度音频处理，适用于汽车音响、专业音频设备等场景。

以下是其关键信息：

■ 核心参数

分辨率：24位立体声ADC/DAC，信噪比（SNR）>98dB。

采样率：8kHz至96kHz，支持PLL时钟（8MHz-27MHz）。

低功耗：记录模式17mW，回放模式18mW（48kHz时）。

■ 功能特性

功能扩展：模拟输入/输出混音器，支持单端/差分输入配置。集成耳机驱动输出，支持软件静音控制。

控制接口：I2C、SPI，支持灵活配置。数字音频接口：支持I2S/TDM模式。

封装：32引脚LFCSP（5×5mm），工作温度范围-40 °C至+105 °C。

■ 应用场景

汽车电子：符合AEC-Q100标准，适用于车载娱乐系统。

专业音频：录音设备、广播系统的多通道信号处理。

消费电子：高保真音频设备的低功耗解决方案。