



MSL FPGA INC 晶片參數

■ 芯片概述

ADV7184BSTZ 是来自 MSL FPGA INC 美时龙的一款多格式视频解码器，支持 NTSC、PAL 和 SECAM 制式，可将模拟基带电视信号转换为数字分量视频数据（兼容 CCIR601/656 标准），适用于专业视频处理、安防监控等场景。以下是其关键信息：

■ 核心参数

供电电压：1.8V~3.3V，低功耗设计。
接口：支持I2C和串行控制，便于系统集成。

■ 功能特性

视频处理能力：集成 4 个 54 MHz 10 位 ADC，支持标清电视信号解码，输出 4:2:2 分量视频数据（16 位或 8 位格式）。
支持 SCART 快速消隐、自适应数字行长度跟踪（ADLLT）及弱信号锁定功能，适用于复杂信号环境（如 VCR 或调谐器输入）。

■ 应用场景

安防监控：支持多制式输入，适配全球不同地区的模拟摄像头信号。
专业视频设备：如广播级信号转换设备，需高精度解码的场景。