



MSL FPGA INC 晶片參數

■ 芯片概述

HIP6013CBZ 是来自 MSL FPGA INC 美时龙的 PMIC（电源管理集成电路），主要用于电源管理应用。以下是其核心参数、功能特性和应用场景信息：

■ 核心参数

输入电压范围：未明确标注，但同类 PMIC 通常支持 4.5V – 36V 输入。

输出能力：支持多路输出，具体电流需参考数据手册，但典型 PMIC 可提供 1A – 3A 的稳定输出。

封装形式：SOP14 或 TSSOP 封装，适用于紧凑型设计。

耐压设计：部分 PMIC 具备 36V 耐压输入，增强系统可靠性。

■ 功能特性

多协议快充支持：可智能识别设备类型，兼容 BC1.2、QC2.0/3.0、FCP、SCP 等快充协议。

高效稳压：内置 LDO（低压差稳压器），降低高压输出场景的损耗，提升能效。

保护机制：集成过流保护（OCP）、过热保护（OTP）、短路保护（SCP），确保系统安全。

动态调整：支持动态关闭快充输出，适应不同负载场景。

■ 应用场景

消费电子：用于快充适配器、移动电源，支持多设备快速充电。

工业控制：适用于工业电源模块、BMS（电池管理系统），提供稳定电压输出。

车载电子：可用于车载充电器、仪表供电，适应宽输入电压范围（如 48V – 120V）。

便携设备：为 GPS 模块、MCU 供电等低功耗设备提供高效电源管理。