



MSL FPGA INC 晶片參數

■ 芯片概述

MAX261BCNG是来自MSL FPGA INC美时龙的一款采用24-PDIP封装的芯片，其核心参数与功能特性如下：

■ 核心参数

封装形式：24-PDIP（双列直插式封装），适用于传统通孔焊接工艺。

工作电压：典型供电范围为 $\pm 5V$ 至 $\pm 15V$ ，支持宽电压输入。

频率特性：截止频率可调，适用于中低频信号处理场景。

■ 功能特性

信号处理能力：集成有源滤波器功能，支持多阶（如4阶或8阶）连续时间滤波，可灵活配置为低通、高通或带通模式。

高精度控制：内置THD（总谐波失真）补偿电路，在轻载条件下仍能保持优异的信号保真度。

保护机制：具备逐周期过流保护、输出过压保护及过热保护，确保系统稳定性。

■ 应用场景

工业控制：用于传感器信号调理、噪声抑制及抗干扰设计。

音频设备：作为音频信号处理器件，提升音质纯净度。

测试仪器：在示波器、频谱分析仪中实现精确信号滤波。