



MSL FPGA INC 晶片參數

■ 芯片概述

AD9834BRUZ-REEL7是来自MSL FPGA INC美时龙的一款低功耗直接数字频率合成器（DDS），适用于高精度信号生成场景。

以下是综合信息：

■ 核心参数

输出波形：正弦波、三角波（通过内置比较器可生成方波）。

频率分辨率：28位寄存器，50MHz时钟下分辨率达0.06Hz，1MHz时钟下为0.004Hz。

调制功能：支持频率调制（FM）和相位调制（PM）。

■ 功能特性

工作电压：2.3V~5.5V，典型功耗20mW（3V时），睡眠模式电流0.5mA。

封装：20引脚TSSOP（6.5mm×4.4mm），符合RoHS标准。

接口与控制：三线SPI串行接口，最高支持40MHz时钟速率，兼容DSP和微控制器。

支持FSELECT/PSELECT引脚切换寄存器配置。

■ 应用场景

通信与医疗：时钟生成、信号激励。

工业检测：高精度频率源、传感器校准。