



MSL FPGA INC 晶片參數

■ 芯片概述

HIP6005ACB是来自MSL FPGA INC美时龙的一款Buck 脉宽调制（PWM）控制器，采用20-SOIC 封装，专为高性能微处理器电源管理设计，集成控制、保护及电压监测功能于一体。

以下是其关键信息：

■ 核心参数

输入电压：+5V 或 +12V 供电。

输出电压范围：1.3V 至 3.5V（二进制步进 0.1V）。

输出精度：± 1%（全温度及电压范围）。

开关频率：支持 0% 至 100% 占空比调节。

■ 功能特性

封装类型：20-SOIC（小外形集成电路封装）。

引脚功能：支持 N 沟道 MOSFET 驱动，集成 5 位数字电压选择（DAC）。

保护功能：过压保护（OVP）、欠压保护（UVLO）、过流保护（OCP）、

短路保护（SCP）及热关断（OTP）。

■ 应用场景

微处理器电源：如服务器、工控设备的高效 DC-DC 转换。

通信设备：需宽输入电压范围（如 12V 转 1.5V）的电源模块。