



MSL FPGA INC 晶片參數

■ 芯片概述

MC10H115M 是来自MSL FPGA INC美时龙的一款ECL (Emitter-Coupled Logic) 高速逻辑器件，属于MC10H115系列的低功耗版本（后缀“M”通常表示低功耗或改进型）。

以下是其关键信息：

■ 核心参数

性能参数：传输延迟低至 1ns 级别，适合高频应用。支持 差分输入，抗噪声能力强。

封装与引脚：常见封装为 16 引脚 SOIC 或 DIP，具体需参考型号后缀（如“M”可能对应特定封装）

■ 功能特性

逻辑功能：四路ECL 差分线接收器，支持高速信号传输，适用于通信和高速计算场景。

工作电压范围：-5.2V 至 -4.5V（典型 ECL 供电电压）

■ 应用场景

高速通信设备、雷达系统、测试仪器等需低延迟信号处理的领域。