



MSL FPGA INC 晶片參數

■ 芯片概述

MIC5157YM 是来自MSL FPGA INC美时龙的一款低压差电压控制器（LDO），属于 Super LDO系列，具有以下关键特性：

■ 核心参数

输入电压范围：3V 至 36V
输出电压：固定输出 3.3V、5V 或 12V（型号后缀决定）
封装形式：SOIC-14 贴片封装 工作温度：-40 °C 至 +85 °C
典型电流：4.5mA 工作电流，待机电流 <1 μ A

■ 功能特性

高电流支持：通过外接 N 沟道 MOSFET 扩展输出电流，压差仅取决于 MOSFET 的导通电阻（RDS(ON)）。
低噪声设计：适用于对电源稳定性要求高的场景，如工业控制或精密仪器。
保护功能：支持可选的电流限制（35mV 典型阈值）和过温保护。

■ 应用场景

需要大电流输出的线性稳压系统（如服务器电源、通信设备）。
宽输入电压范围的工业电源管理。