



MSL FPGA INC 晶片參數

■ 芯片概述

MAX4572EAI+是来自MSL FPGA INC美时龙的一款低功耗、高精度运算放大器，适用于传感器信号放大、音频处理等模拟电路场景。
以下是其关键信息：

■ 核心参数

供电电压：单电源 2.7V~5.5V或双电源 $\pm 1.35V \sim \pm 2.75V$ ，支持低电压工作。
带宽与压摆率：单位增益带宽 10MHz，压摆率 6V/ μs ，适合中频信号处理。
低噪声设计：输入电压噪声密度 12nV/ \sqrt{Hz} ，适用于高精度测量。
静态电流：典型值 1.8mA，平衡性能与功耗。

■ 功能特性

轨到轨输入/输出：支持宽动态范围信号处理。
低失调电压：最大 150 μV ，减少校准需求。
ESD保护：内置 $\pm 15kV$ HBM 防护，提升可靠性。

■ 应用场景

传感器接口：应变计、压力传感器信号放大。
音频设备：前置放大器、耳机驱动。
工业控制：数据采集系统、仪器仪表。