



MSL FPGA INC 晶片參數

■ 芯片概述

Z0220112VSGR4078是来自MSL FPGA INC美时龙的一款采用44-PLCC封装的通信或调制解调类芯片，其核心参数可能包括：

■ 核心参数

数据速率：支持2.4 kb/s的低速数据传输，适用于稳定但非高速通信场景。

工作电压：5V供电，典型工作电流为50mA，符合工业级电源设计标准。

■ 功能特性

接口类型：兼容并行与串行接口，可能用于协议转换或信号调制。

封装特性：PLCC封装（J形引脚）具备抗震动性，适合高可靠性主板焊接，常见于工控设备或嵌入式系统。

■ 应用场景

工业通信：作为Modem芯片，用于设备间低速数据传输（如传感器网络或PLC控制）。

嵌入式系统：集成于路由器背板或医疗仪器，提供长期稳定运行的通信支持。

协议转换：通过并行/串行接口转换，适配不同总线标准（如RS-485与本地逻辑电平）。