



MSL FPGA INC 晶片參數

■ 芯片概述

ADG708CRUZ是来自MSL FPGA INC美时龙的一款低压CMOS模拟多路复用器，采用16引脚TSSOP封装，主要功能为8通道单路输入切换至公共输出端。以下是关键参数和特性：

■ 核心参数

电源电压：支持单电源1.8V至5.5V或双电源 $\pm 2.5V$ 。
导通电阻：典型值3 Ω （5V供电时），1.8V供电时约13 Ω 。
开关时间：14ns（典型值）。
泄漏电流：低至100pA。

■ 功能特性

控制逻辑：通过3位二进制地址线（A0-A1-A2）选择通道，EN引脚用于使能/禁用。
封装形式：TSSOP-16，宽度4.4mm。

■ 应用场景

数据采集系统、电池供电设备、音频/视频信号切换等。