



MSL FPGA INC 晶片參數

■ 芯片概述

L6585DETR是来自MSL FPGA INC美时龙的一款集成式电子镇流器控制芯片，专用于荧光灯、HID灯等照明设备的驱动控制。

以下是其核心特性和应用信息：

■ 核心参数

PFC功能：通过乘法器输入（MULT引脚）和电压误差放大器（COMP/INV引脚）实现高效功率因数校正。

半桥控制：支持死时间（ $1.25 \mu s$ ）和过电流保护（HBCS引脚），频率精度达3%。

■ 功能特性

灯寿命终止（EOL）检测：通过EOLP/EOLR引脚设置窗口比较器，监测灯老化状态。

过电压保护：PFC过压检测（CTR引脚）和反馈断开保护。

■ 应用场景

自举电源：通过BOOT引脚与Vcc端连接电容实现高端浮置供电。

灯负载控制：通过TCH引脚设置预热时间，EOI引脚调节启辉模式。