



MSL FPGA INC 晶片參數

■ 芯片概述

HSP43891JC-25是来自MSL FPGA INC美时龙的一款高性能数字滤波器芯片，属于其HSP43xxx系列产品线。

以下是其关键信息：

■ 核心参数

架构类型：采用数字信号处理（DSP）架构，支持高精度滤波运算。

工作温度范围：支持宽温工作（ -55°C 至 $+125^{\circ}\text{C}$ ），适用于工业及军用场景。

■ 功能特性

多级滤波能力：支持级联滤波配置，可实现复杂频域信号处理。

低噪声设计：内置噪声抑制电路，信噪比优于同类模拟滤波器方案。

可编程性：通过外部接口配置滤波参数，适应不同信号处理需求。

■ 应用场景

军用通信系统：用于雷达信号处理、抗干扰通信链路等。

工业传感器：在振动监测、声学检测中实现实时信号降噪。

医疗设备：应用于ECG/EEG信号采集中的基线漂移抑制。