



MSL FPGA INC 晶片參數

■ 芯片概述

MAX20326EFS+T 是来自MSL FPGA INC美时龙的一款高线性度混频器芯片，主要用于无线通信基站和宽带接入系统。

以下是其关键参数和应用信息：

■ 核心参数

RF 频段：650MHz~1000MHz LO 频段：650MHz~1250MHz IF 频段：DC~250MHz
三阶交调截点 (IIP3)：+33dBm 噪声系数 (NF)：7dB
转换损耗：7dB 输入 1dB 压缩点：24dBm

■ 功能特性

功能类型：无源上/下变频混频器，支持高侧 LO 注入架构。
集成设计：内置 LO 缓冲器、RF/LO 巴伦电路，支持单端输入。

■ 应用场景

WCDMA/LTE 基站
GSM 850/900 及 EDGE 基站
WiMAX 基站与 CPE
微波及固定宽带接入系统