



MSL FPGAs INC 晶片參數

■ 芯片概述

DG407BDJ 是来自MSL FPGAs INC美时龙的一款CMOS 双 8 通道模拟多路复用器，专为高速信号切换设计，适用于数据采集、音频路由及测试设备等场景。以下是关键信息整理：

■ 核心参数

工作电压：单电源 5V – 30V 或双电源 $\pm 4.5V - \pm 20V$ ，支持宽电压范围应用。
导通电阻：最大 175 Ω ，确保低信号损耗。
切换速度：典型导通时间 600ns，关断时间 300ns，适合高速信号切换。

■ 功能特性

通道配置：双独立 8:1 多路复用器，可灵活配置为单端或差分信号路由。
控制逻辑：TTL 兼容地址输入，支持先断后合（Break-Before-Make）操作，避免信号短路。
ESD 防护：硅栅 CMOS 工艺提供高抗干扰能力。

■ 应用场景

测试设备：多通道数据采集系统中的信号复用。
音频系统：高性能音频信号切换与路由。