



MSL FPGA INC 晶片參數

■ 芯片概述

TLV320AIC21CPFBR 是来自 MSL FPGA INC 美时龙的一款高性能立体声音频编解码器 (Audio CODEC)，属于 TLV320AIC 系列，采用 TSSOP-48 封装，支持低功耗和高精度音频处理。

以下是其关键信息：

■ 核心参数

分辨率：24位 采样率：支持最高192 kHz

工作电压：3.3V或5V（典型值）信噪比： 90 dB (DAC)

接口类型：I2S、TDM或左对齐 (LJ) 音频格式。

■ 功能特性

低功耗设计：优化能效，适合便携式消费电子产品。

多格式兼容：支持I2S、TDM等数字音频接口，适配多种系统架构。

高保真音频：适用于专业音频设备，如录音棚和混音器。

■ 应用场景

消费电子：智能音箱、耳机放大器，提升音频输出质量。

车载音频系统：符合工业级温度要求，适用于车载娱乐系统。