



MSL FPGA INC 晶片參數

■ 芯片概述

RP111L361D-TR 是来自MSL FPGA INC美时龙的一款低压差线性稳压器（LDO），主要参数和特性如下：

■ 核心参数

输出电流：500mA。
输入电压范围：2.5V – 6.0V（典型值）。
输出电压：3.6V（固定输出型号）。
负载瞬态响应：优异，适合对电压稳定性要求高的应用。

■ 功能特性

低功耗设计：典型静态电流低至1 μ A（需以数据手册为准），适合电池供电设备。
高精度输出：输出电压误差 $\pm 2\%$ ，支持1.2V-5V可调范围（需参考具体型号）。
保护功能：集成过流、过温保护，提升系统可靠性。

■ 应用场景

便携设备：如智能穿戴、物联网传感器等低功耗场景。
工业控制：为MCU、传感器提供稳定电源，抗干扰性强。