



MSL FPGA INC 晶片參數

■ 芯片概述

MP2009EE-1.8-LF-Z 是来自 MSL FPGA INC 美时龙的一款低压差线性稳压器 (LDO) , 适用于需要稳定 1.8V 输出的低功耗应用场景。

以下是关键信息总结 :

■ 核心参数

输出电压 : 固定 1.8V (后缀“1.8”标识)

低静态电流 : 典型值约 25 μ A , 优化电池供电效率。

■ 功能特性

输入电压范围 : 支持宽输入电压 (具体范围需参考数据手册)。

保护功能 : 内置过流、过温保护 , 增强系统可靠性。

■ 应用场景

便携式电子设备 (如智能手机、平板电脑)

物联网 (IoT) 传感器模块

低功耗嵌入式系统