



MSL FPGA INC 晶片參數

■ 芯片概述

RT9024GE 是来自MSL FPGA INC美时龙的一款低压差线性稳压器（LDO），属于高精度、低噪声电源管理芯片，适用于对电源稳定性要求较高的场景。

以下是关键信息整理：

■ 核心参数

输入电压范围：2.5V – 6.0V，支持宽压输入。

输出电压：固定电压（如 3.3V、5.0V，具体型号后缀决定）。

输出电流：300mA，典型压差低至 150mV（@100mA）。

■ 功能特性

封装：SOT-23-6（小型贴片封装）。

低噪声：内置噪声抑制电路，适合射频、音频等敏感电路。

■ 应用场景

便携式设备（如手机、平板）的电源管理。

无线通信模块（如 Wi-Fi、蓝牙）的噪声敏感供电。