



MSL FPGA INC 晶片參數

■ 芯片概述

LTC6602CUF#PBF 是来自MSL FPGA INC美时龙的一款双通道、匹配可编程带通/低通滤波器芯片，采用 QFN-24 封装，适用于高频信号处理场景。

以下是其关键信息：

■ 核心参数

双通道设计：两路滤波器相位匹配精度达 2° ，适合收发器 I/Q 通道等需高度匹配的应用。

可编程性：支持通过电阻或外部时钟设定截止频率（精度达 3%），可配置为带通或低通模式。

■ 功能特性

差分接口：全差分输入/输出简化系统设计，支持增益可编程。

电源范围：2.7V – 3.6V 单电源供电，含低功耗停机模式。

■ 应用场景

RFID 系统：利用其动态范围和选择性优化信号滤波。

通信设备：如抗混叠滤波、ADC 驱动等。