



MSL FPGA INC 晶片參數

■ 芯片概述

AP2191WG-7 是来自 MSL FPGA INC 美时龙的一款的 1.5A 单通道电流限制电源开关，专为 USB 和其他热插拔应用设计。

以下是其关键信息：

■ 核心参数

输出电流：1.5A (典型值)。

工作电压：2.7V – 5.5V。

封装形式：SOT-25-5 (表面贴装)。

保护功能：集成过流保护 (OCP)、热关断 (TSD) 及欠压锁定 (UVLO)。

■ 功能特性

低导通电阻：内置 N 沟道 MOSFET，导通损耗低。

快速响应：支持 USB 2.0 协议，适用于热插拔场景。

输出放电：支持快速放电，避免设备断电后残留电压。

■ 应用场景

USB 电源管理：用于 USB 端口的高边开关，防止短路或过载。

消费电子：如移动设备、TWS 耳机充电仓的充放电控制。