



MSL FPGA INC 晶片參數

■ 芯片概述

MAX4674ESE+T 是来自 MSL FPGA INC 美时龙的一款低电压 CMOS 模拟开关，采用 16-SOIC 封装，支持宽带宽信号切换，适用于高精度模拟信号路由场景。

以下是其关键信息：

■ 核心参数

导通电阻 (RON)：最大 4 (+5V 供电) 最大 6 (+3V 供电)

通道匹配 (Ron) : 0.4 典型值 泄漏电流 : 0.5nA 最大值 (25 °C 时)

带宽 : 支持高频信号 (-3dB 带宽未明确 , 但开关时间仅 18ns/6ns) 。

■ 功能特性

宽电压范围 : 单电源 1.8V~5.5V 供电。

低失真 : 通道间串扰低至 -114dB@1MHz。

快速切换 : 导通时间 (tON) 51ns,

关断时间 (tOFF) 13ns (1.8V 供电时) 。

■ 应用场景

通信设备 : 高速信号多路复用 (如光模块接口切换)。

工业控制 : 传感器信号路由、PLC 模拟输入切换。

消费电子 : 音频/视频信号切换 (需低失真场景) 。