



# MSL FPGA INC 晶片參數

## ■ 芯片概述

SN74LS247N 是来自 MSL FPGA INC 美时龙的BCD码转七段译码驱动器，属于74LS系列低功耗肖特基逻辑芯片，采用DIP-16封装，专为共阳极数码管驱动设计，适用于工业控制、仪表显示等场景。以下是其关键信息：

## ■ 核心参数

工作电压：4.75V – 5.25V，典型逻辑电平兼容TTL标准。  
封装：DIP-16（直插式），支持共阳极数码管直接驱动。  
BCD译码：将4位二进制输入（A0 – A3）转换为7段输出（a – g），  
支持0 – 9数字显示及部分符号（如“E”“H”）。

## ■ 功能特性

LT (Lamp Test)：低电平时强制所有段点亮，用于检测数码管状态。  
BI (Blanking Input)：低电平时关闭所有输出，实现动态灭灯控制。  
RBI/RBO (Ripple Blanking)：支持多位数码管的零值自动消隐。  
开集电极输出：需外接上拉电阻，驱动电流能力较强。

## ■ 应用场景

工业仪表：驱动多位数码管显示计数器、温度计等。  
彩灯控制器：与定时器、分频器配合实现可调频率的LED闪烁控制。  
教学实验：作为经典逻辑芯片用于数字电路设计验证。