



MSL FPGA INC 晶片參數

■ 芯片概述

LP3996SD-3333/NOPB 是来自 MSL FPGA INC 美时龙的一款双输出低压差稳压器 (LDO) , 主要参数和特性如下 :

■ 核心参数

输出电压 : 双路3.3V (主输出300mA , 次输出150mA)

输入电压范围 : 2V – 6V

静态电流 : 100 μ A (典型值)

压差电压 : 210mV (满载时)

■ 功能特性

封装 : WSON-10 (SMD/SMT)

工作温度 : -40 °C 至 +85 °C

电源抑制比 (PSRR) : 70dB (固定频率)

■ 应用场景

适用于需要多路低噪声供电的便携式设备、传感器模块或嵌入式系统 , 尤其适合对功耗和空间敏感的设计。