



MSL FPGA INC 晶片參數

■ 芯片概述

CP2110-F01-GM 是来自 MSL FPGA INC 美时龙的一款 USB 转 UART 桥接芯片，主要用于嵌入式系统与计算机之间的串行通信。

以下是其关键信息：

■ 核心参数

封装：QFN24 贴片封装，尺寸紧凑，适合高密度电路设计。

接口：支持 USB 2.0 全速 (12Mbps) 与 UART 双向通信，兼容 HID 设备类，无需额外驱动。

■ 功能特性

功能：集成硬件流控 (RTS/CTS)，支持波特率最高 3Mbps。

性能：支持波特率范围 300 bps 至 3 Mbps，内置 512 字节 FIFO 缓冲区，优化数据传输效率。

■ 应用场景

工业自动化设备（如 PLC、传感器）的调试与通信接口。

消费电子（如智能家居、穿戴设备）的固件烧录与数据交互。